

**UNIVERSIDAD POLITÉCNICA SALESIANA**  
**Reporte de Horarios por Nivel y Grupo**  
**Tipo de proyecto Unificado**

08/06/2025 02:38

**Sede** QUITO  
**Campus** SUR  
**Carrera** INGENIERÍA ELECTRÓNICA  
**Modalidad de la** PRESENCIAL  
**Período Académico** 2025 - 2025 (66)  
**Proyecto** INGENIERIA ELECTRONICA - PROPUESTA UNIFICADA 10-01-2006 - MENCION SISTEMAS INDUSTRIALES,INGENIERIA ELECTRONICA -  
**Nivel** 10  
**Jornada** DIURNA

	LUNES	MARTES	MIÉRCOLES	JUEVES	VIERNES	SÁBADO
07:00 - 08:00			TALLER DE COMUNICACIONES (TEL) Tipo: Específica Grupo 1 Aula 27 Bloque A	TEORIA DEL DISEÑO (S I) Tipo: Específica Grupo 1 Aula 26 Bloque A		
08:00 - 09:00			TALLER DE COMUNICACIONES (TEL) Tipo: Específica Grupo 1 Aula 27 Bloque A	TEORIA DEL DISEÑO (S I) Tipo: Específica Grupo 1 Aula 26 Bloque A		
11:00 - 12:00	ELECTIVA III Tipo: Específica Grupo 1 Aula 31 Bloque A	TEORIA DEL DISEÑO (S I) Tipo: Específica Grupo 1 Aula 26 Bloque A	ELECTIVA III Tipo: Específica Grupo 1 Aula 31 Bloque A	TALLER DE COMUNICACIONES (TEL) Tipo: Específica Grupo 1 Aula 27 Bloque A		
12:00 - 13:00	ELECTIVA III Tipo: Específica Grupo 1 Aula 31 Bloque A	TEORIA DEL DISEÑO (S I) Tipo: Específica Grupo 1 Aula 26 Bloque A	ELECTIVA III Tipo: Específica Grupo 1 Aula 31 Bloque A	TALLER DE COMUNICACIONES (TEL) Tipo: Específica Grupo 1 Aula 27 Bloque A		