

VILLACIS MACIAS JORGE ZENON

Correo electrónico: jvillacism@est.ups.edu.ec

Título(s) obtenido(s):

INGENIERO ELECTRÓNICO

Carrera: INGENIERÍA ELECTRÓNICA

Nivel de estudios: TERCER NIVEL

Año de titulación: 2015

Sede: GUAYAQUIL

Trabajo de titulación: DISEÑO E IMPLEMENTACIÓN DE MÓDULO DIDÁCTICO (TABLERO METÁLICO) PARA PRÁCTICAS DE LABORATORIOS DE CONTROLES INDUSTRIALES CON APLICACIÓN EN ARRANQUE E INVERSIÓN DE GIRO DE MOTORES. URL:

<https://dspace.ups.edu.ec/handle/123456789/10406>

[Ver información en www.ups.edu.ec](http://www.ups.edu.ec)