

CASTILLO CALDERÓN JAVIER ALEJANDRO

Correo electrónico: jcastilloc@est.ups.edu.ec

Título(s) obtenido(s):

INGENIERO ELECTRÓNICO

Carrera: INGENIERÍA ELECTRÓNICA

Nivel de estudios: TERCER NIVEL

Año de titulación: 2013

Sede: QUITO

Trabajo de titulación: DISEÑO, DESARROLLO E IMPLEMENTACIÓN DE FILTROS DIGITALES PARA ELIMINAR RUIDO POR LA RED ELÉCTRICA EN CIRCUITOS ELECTRÓNICOS, UTILIZANDO LA TARJETA FPGA SPARTAN 3E Y EL SOFTWARE LABVIEW, PARA EL LABORATORIO DE PROCESAMIENTO DIGITAL DE SEÑALES. URL:

<https://dspace.ups.edu.ec/handle/123456789/5357>

Ver información en www.ups.edu.ec