



Graduado de la Universidad Politécnica Salesiana

Fecha de Impresión: 25 April 2025

VERA CABANILLA BRYAN IGNACIO

Correo electrónico: bverac@est.ups.edu.ec

Título(s) obtenido(s):

INGENIERO ELECTRÓNICO

Carrera: INGENIERÍA ELECTRÓNICA

Nivel de estudios: TERCER NIVEL

Año de titulación: 2019

Sede: GUAYAQUIL

Trabajo de titulación: DISEÑO E IMPLEMENTACIÓN DE UN PROTOTIPO CONTROLADOR DE TEMPERATURA, SALINIDAD Y OXÍGENO DISUELTO PARA LA SUPERVIVENCIA DEL CAMARÓN USANDO CONTROLADORES P, PI, PID Y LÓGICA DIFUSA. URL:

<https://dspace.ups.edu.ec/handle/123456789/17262>

[Ver información en www.ups.edu.ec](http://www.ups.edu.ec)