

TAPIA HIDALGO DAYANA NOEMI

Correo electrónico: dtapiah@est.ups.edu.ec

Título(s) obtenido(s):

INGENIERA ELECTRÓNICA

Carrera: INGENIERÍA ELECTRÓNICA

Nivel de estudios: TERCER NIVEL

Año de titulación: 2018

Sede: QUITO

Trabajo de titulación: DISEÑO Y CONSTRUCCIÓN DE UN MÓDULO DE INVERSIÓN
MONOFÁSICO MULTINIVEL DE 3 ETAPAS Y 27 NIVELES PARA EL LABORATORIO DE
ELECTRÓNICA DE POTENCIA. URL: <https://dspace.ups.edu.ec/handle/123456789/16001>

[Ver información en www.ups.edu.ec](http://www.ups.edu.ec)