

PALACIOS CEVALLOS JORGE LENIN

Correo electrónico: jpalaciosce@est.ups.edu.ec

Título(s) obtenido(s):

INGENIERO ELECTRONICO

Carrera: INGENIERÍA ELECTRÓNICA

Nivel de estudios: TERCER NIVEL

Año de titulación: 2004

Sede: MATRIZ CUENCA

Trabajo de titulación: DISEÑO Y CONSTRUCCIÓN DEL HARDWARE Y SOFTWARE PARA FACTURACIÓN DETALLADA DE CABINAS TELEFÓNICAS CONCESIONADAS POR PACIFICTEL.

TECNÓLOGO INDUSTRIAL ESPECIALIZACIÓN ELECTRÓNICA

Carrera: INGENIERÍA ELECTRÓNICA

Nivel de estudios: TÉCNICO SUPERIOR

Año de titulación: 2000

Sede: MATRIZ CUENCA

Trabajo de titulación: DISEÑO Y CONSTRUCCIÓN DE UN RELÉ VARÍMETRO.